

## ■ 按键说明:

**TEST**: 测试 KEY 和 LCD 功能键。

**ON/AC** : 关机状态下, 按 **ON/AC** 开机; 平时按此键会清总和 GT 数据, 不清 MR。

**OFF**: 关机键

**C**: 数值清除键

**00→0** : 退位键

**DISP**: 显示选择键

**▲/CHECK** / **▼/CHECK** : 检视键

- 按此二键可在显示幕上前后卷动计算步骤。
- 按 **▼** 键可从计算步骤的第一步开始检视, 而按 **▲** 键可从最后一步开始检视。
- 按住其中任何一键均可使计算步骤高速卷动。

**AUTO REVIEW** : 自动检视键

- 自动将计算步骤从开头卷动至结尾。
- 按任意键即可终止自动检视操作。

**GOTO** : 跳至指定步值键

- 如 GOTO 5 GOTO , 跳到式子第五步。

**INSERT** : 插入键

- 插入计算式。

**DELETE** : 删除键

- 检视修正时，用来删除计算式。

**CORRECT** : 修正键

- 在用▲ ▼ 键或 **AUTO REVIEW** 键进行检视时，此修正键可用来对计算式进行修正。

**Ans/CHECK** : 答案/检视键

- 在没有任何计算进行的情况下，按此键可切换显示倒数第二个计算结果（显示“CHECK”指示符）和最后一个计算结果（显示“ANS”指示符）
- 在计算过程中按此键，可重新调出最后一个计算结果，将其输入当前的计算中。

**TAX RATE/TAX+** : 加税/税率键

- 按此键可计算出税后金额或税额。
- 按 **AC** 键后按此键可显示当前设定的税率。

**TAX-** : 减税键

- 按此键可计算出税前金额或税额。

**RATE SET/%** : 税率设定键

**M+** : 记忆加法键

**M-** : 记忆减法键

**MR** : 记忆唤出键

**MC** : 记忆清除键

**MRC** : 记忆唤出/记忆清除键

**GT** : 总计键

**000** : 快速增“0”键（按一下，同时出现3个“0”）

**00** : 快速增“0”键（按一下，同时出现2个“0”）

**【0~9】** : 数字键

**.** : 小数点

**%** : 百分比

**$\sqrt{\quad}$**  : 开平方根

**+/-** : 正负转换键

**=** : 等号键

**+** **-** **×** **÷** : 四则运算键

**F/CUT/UP/5/4** : 舍入选设器

**F** : 浮点系统，其不会对数值进行舍入。


**CUT** : 舍去所指定·数位之后的数字。

**UP** : 在所指定·的数位之后执行无条件进位。

**5/4** : 在所指定·的数位之后执行四舍五入。

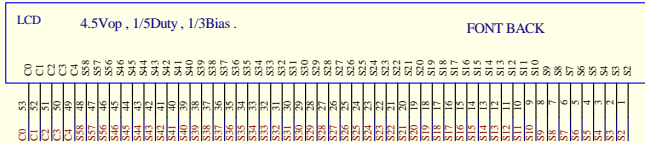
**4 3 2 1 0 ADD2** : 小数位选设器

**4 3 2 1 0** : 为舍入选择器 CUT、UP 和 5/4 指定小数数位。

**ADD2** : 使用“加位状态”，在计算时即使不输入小数点，计算器亦会为您自动添加小数点，并会为所有数值保留 2 位小数。此功能状态在进行美元或须保留 2 位小数值的货币单位计算时，非常有用方便。在此功能状态中，若在输入数值时按  键或进行加法，减法以外的运算时，本机则不会保留 2 位小数。

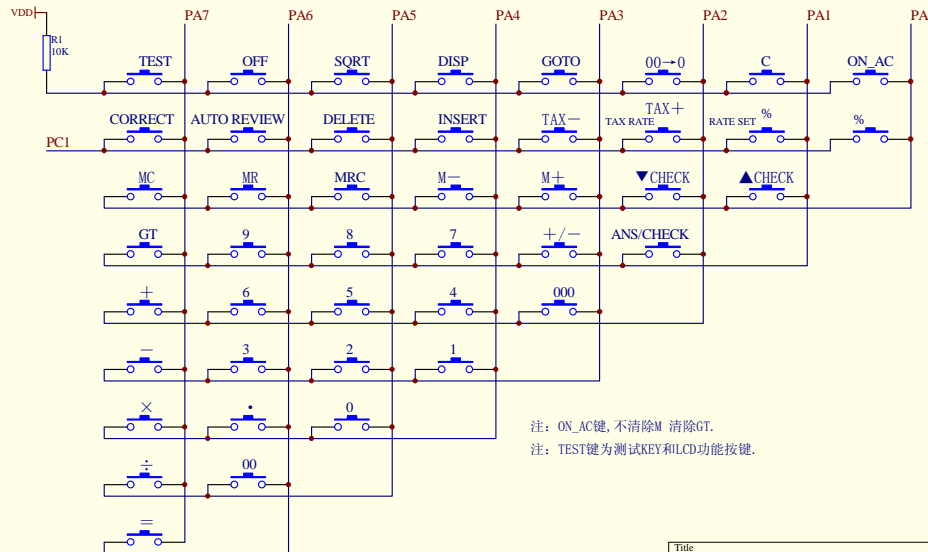
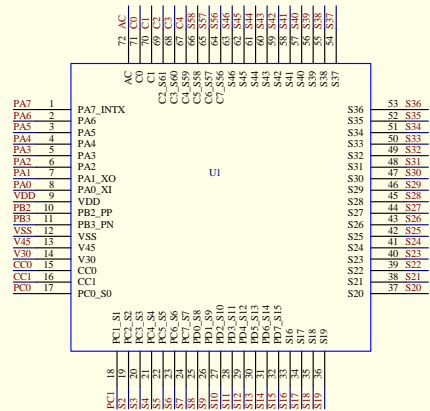
两种走线出脚图LCD1和LCD2的逻辑是一样的，用LCD2走线显示效果更好。  
 如果觉得C0和C4显示较深，可在C0和C4线路中各串入330K左右的电阻。

注意：做推制功能时，不要让PA口之间短路。



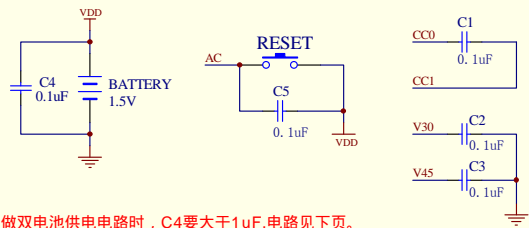
PC0		14D(CA)	14D(CA)			
PB3		5/4	UP	CUT	F	
PB2	ADD2	0	1	2	3	4
	NC	PA6	PA5	PA4	PA3	PA2

注：14D表示14位。CA表示关机显示CAS10。/CA表示关机无显示CAS10。  
 注：150步查数机



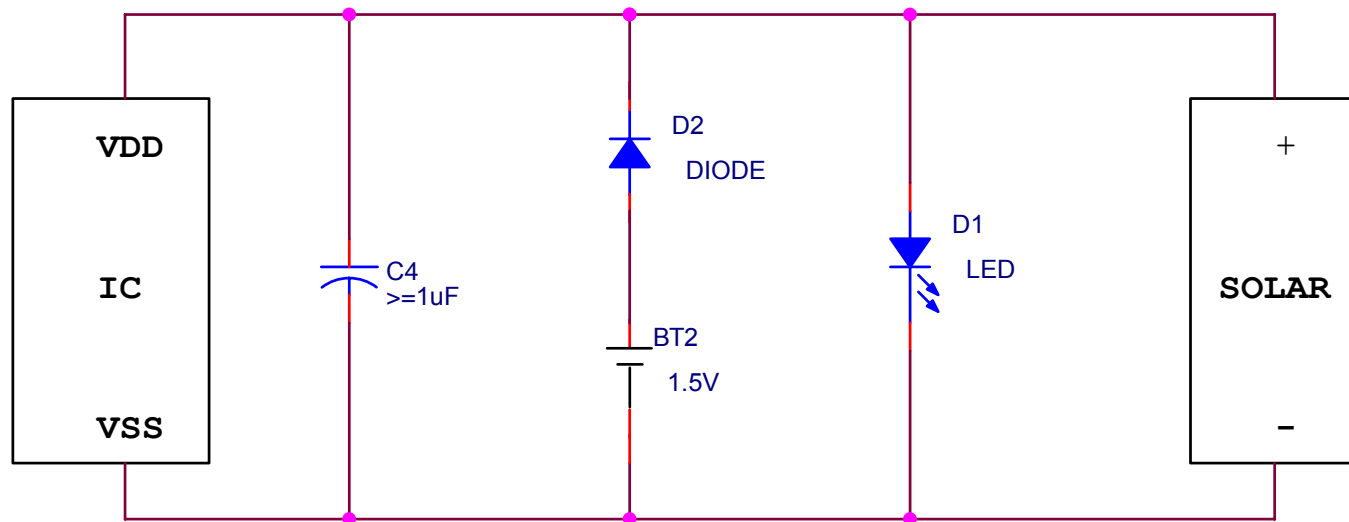
注：ON\_AC键，不清除M 清除GT。  
 注：TEST键为测试KEY和LCD功能按键。

做双电池供电电路时，C4要大于1uF,电路见下页。



Title		14位查数 计算器	
Size	Number	V1.3	
B			
Date:	22-Feb-2013	Sheet	of
File:		Drawn	By:

# 太阳能电路



注明：C1>=1uF意思是C1大于等于1uF，根据情况可配更大一

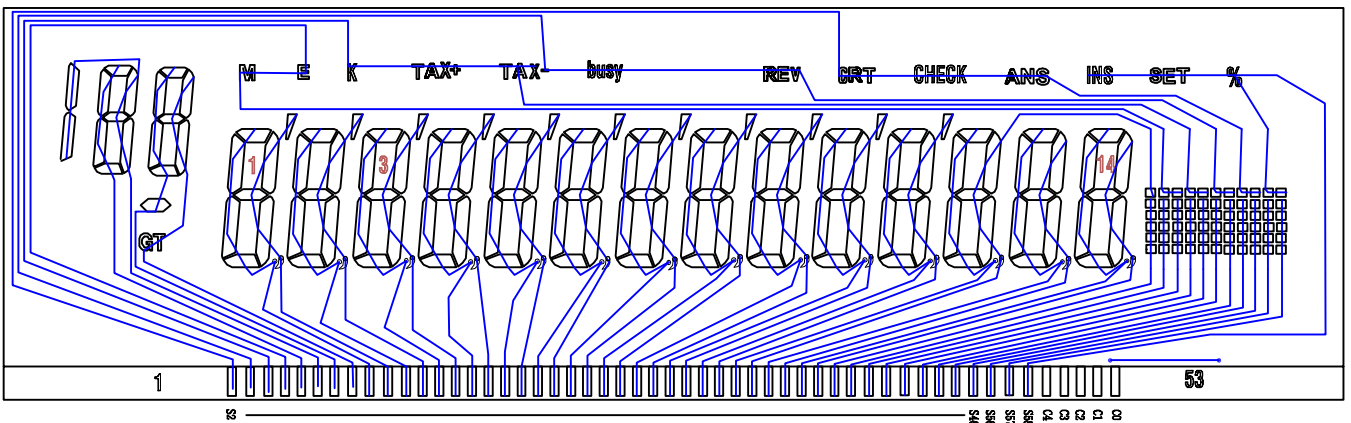
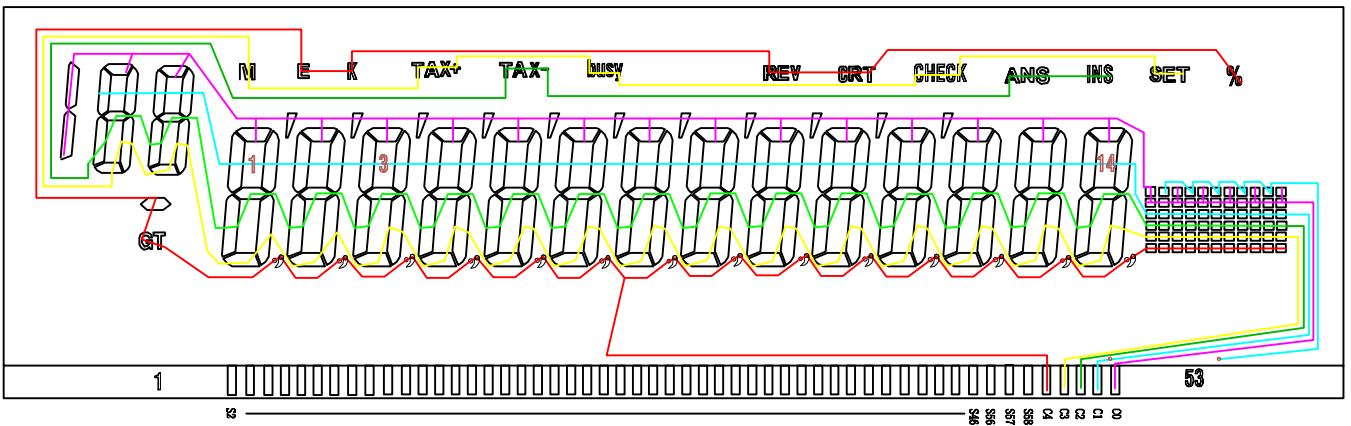
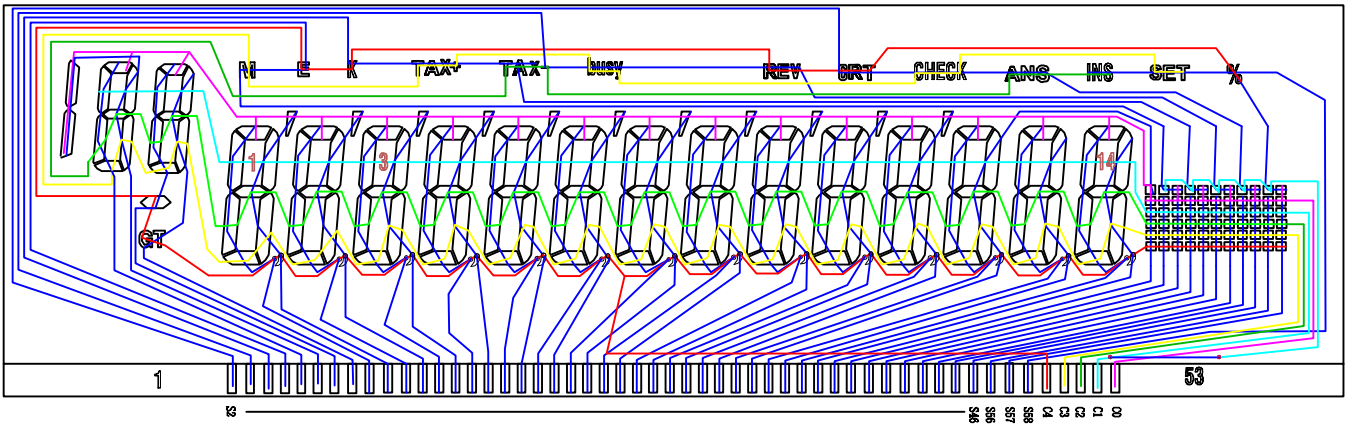
些的电容（如10uF等），特性会好很多。

太阳能电路

# DL5653 14位查数

LCD1 DL5653(14位LCD)

LCD1与LCD2逻辑一样，但走线出脚不同，用LCD2走线方式显示效果更好。

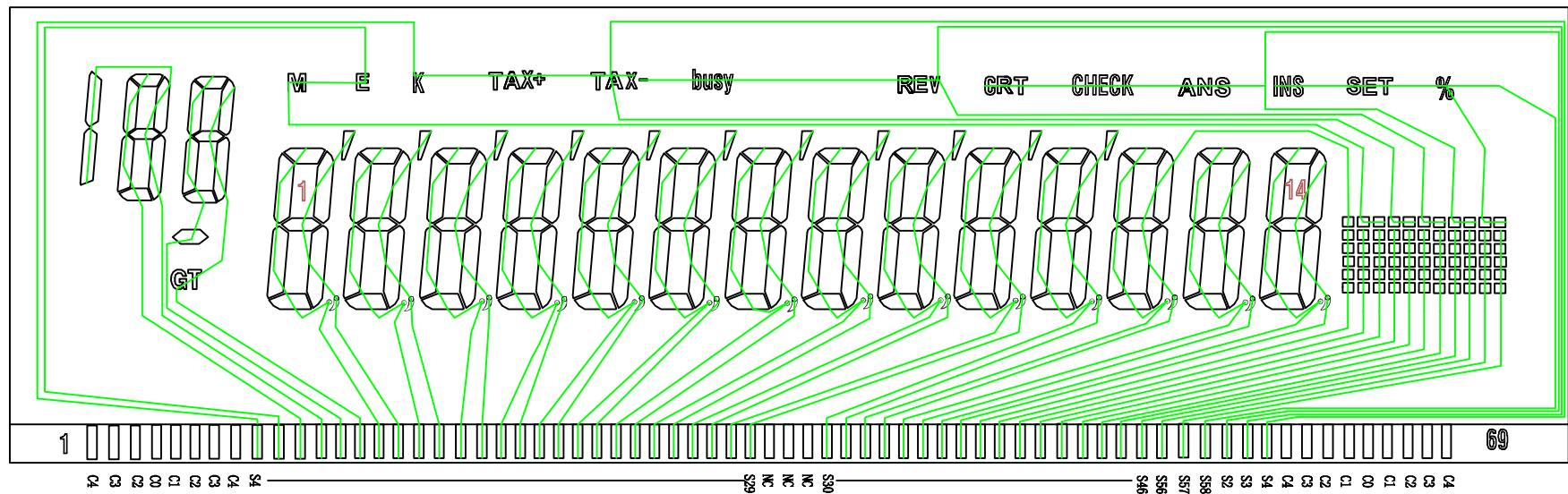
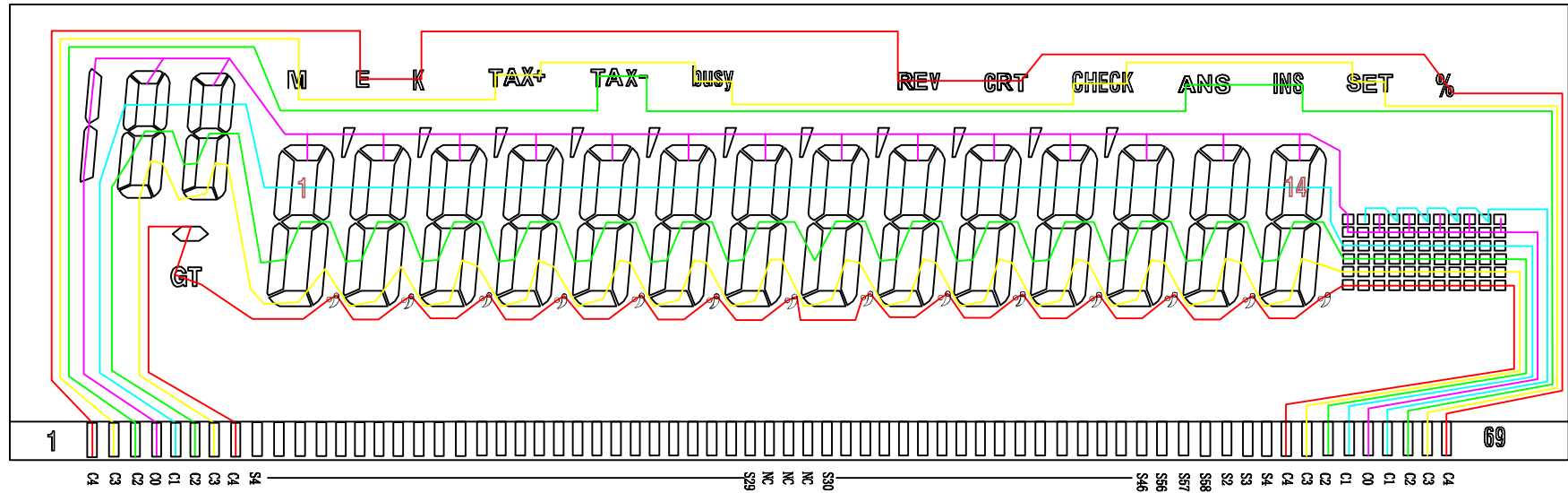


1/3Bias , VLCD=4.5V , 1/5Duty.

仅供走线参考

# LCD2

DL5653(14位LCD) LCD2走线出脚方式显示效果较好，但PCB布线稍复杂要注意。



1/3Bias , VLCD=4.5V , 1/5Duty .

仅供走线参考

NC脚的作用：为了避免右边的seg线扯得太远，延缓seg密度太高而增加的空脚。若在保证玻璃显示效果，则不建议去掉。如果想降低成本，可以去掉NC脚。



# PAD

## Pad Assignment:

No.	Name	X	Y	No.	Name	X	Y	No.	Name	X	Y	No.	Name	X	Y
1	PA7	-1015.65	816.75	21	PC4	-599.4	-816.75	41	S24	1015.65	-403.2	61	S44	199.8	816.75
2	PA6	-1015.65	708.75	22	PC5	-499.5	-816.75	42	S25	1015.65	-302.4	62	S45	99.9	816.75
3	PA5	-1015.65	604.8	23	PC6	-399.6	-816.75	43	S26	1015.65	-201.6	63	S46	0	816.75
4	PA4	-1015.65	504	24	PC7	-299.7	-816.75	44	S27	1015.65	-100.8	64	S56_C7	-99.9	816.75
5	PA3	-1015.65	403.2	25	PD0	-199.8	-816.75	45	S28	1015.65	0	65	S57_C6	-199.8	816.75
6	PA2	-1015.65	302.4	26	PD1	-99.9	-816.75	46	S29	1015.65	100.8	66	S58_C5	-299.7	816.75
7	PA1	-1015.65	201.6	27	PD2	0	-816.75	47	S30	1015.65	201.6	67	S59_C4	-399.6	816.75
8	PA0	-1015.65	100.8	28	PD3	99.9	-816.75	48	S31	1015.65	302.4	68	S60_C3	-499.5	816.75
9	VDD	-1015.65	0	29	PD4	199.8	-816.75	49	S32	1015.65	403.2	69	S61_C2	-599.4	816.75
10	PB2	-1015.65	-100.8	30	PD5	299.7	-816.75	50	S33	1015.65	504	70	C1	-699.3	816.75
11	PB3	-1015.65	-201.6	31	PD6	399.6	-816.75	51	S34	1015.65	604.8	71	C0	-799.2	816.75
12	VSS	-1015.65	-302.4	32	PD7	499.5	-816.75	52	S35	1015.65	708.75	72	AC	-907.65	816.75
13	V2	-1015.65	-404.1	33	S16	599.4	-816.75	53	S36	1015.65	816.75				
14	V1	-1015.65	-504	34	S17	699.3	-816.75	54	S37	907.65	816.75				
15	CC0	-1015.65	-604.8	35	S18	799.2	-816.75	55	S38	799.2	816.75				
16	CC1	-1015.65	-708.75	36	S19	907.65	-816.75	56	S39	699.3	816.75				
17	PC0	-1015.65	-816.75	37	S20	1015.65	-816.75	57	S40	599.4	816.75				
18	PC1	-907.65	-816.75	38	S21	1015.65	-708.75	58	S41	499.5	816.75				
19	PC2	-799.2	-816.75	39	S22	1015.65	-604.8	59	S42	399.6	816.75				
20	PC3	-699.3	-816.75	40	S23	1015.65	-504	60	S43	299.7	816.75				

\*The IC substrate should be connected to Vss in the PCB layout artwork.

